PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-240373

(43) Date of publication of application: 12.09.1995

(51)Int.Cl.

H01L 21/205

(21)Application number: 06-030065

(71)Applicant: SUMITOMO CHEM CO LTD

(22)Date of filing:

28.02.1994

(72)Inventor: IECHIKA YASUSHI

TAKADA TOMOYUKI **ONO YOSHINOBU**

(54) VAPOR GROWING METHOD OF III-V GROUP COMPOUND SEMICONDUCTOR

PURPOSE: To provide high quality epitaxial vapor growing method of III-V group semiconductor containing little carbon impurities, at least Ga and In as the III group elements as well as N as the V group element even in the low temperature growing step optimum for effectively picking up In.

CONSTITUTION: Within the epitaxial vapor growing method of III-V group compound semiconductor containing at least Ga and In as the III group element as well as N as the V group element, at least triethylgallium as for the Ga material, at least trialkylindium as for the In material, at least hydrazine as for the N material are to be adopted.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-240373

(43)公開日 平成7年(1995)9月12日

(51) Int.Cl.⁶

識別記号 庁内整理番号

FΙ

技術表示箇所

H01L 21/205

審査請求 未請求 請求項の数2 OL (全 4 頁)

	At MENTO COOCE	/74 \ \	
(21)出願番号	特願平6-30065	(71)出職人 000002093	
	•	住友化学工業株式会社	
(22)出顧日	平成6年(1994)2月28日	大阪府大阪市中央区北浜4丁目5番33号	
		(72) 発明者 家近 泰	
		茨城県つくば市北原6 住友化学工業株式	
		会社内	
		(72)発明者 高田 朋幸	
		茨城県つくば市北原6 住友化学工業株式	
		会社内	
		(72)発明者 小野 善伸	
		茨城県つくば市北原6 住友化学工業株式	
		会社内	
		(74)代理人 弁理士 久保山 隆 (外1名)	

(54) 【発明の名称】 3-5族化合物半導体の気相成長方法

(57) 【要約】

【目的】Inを効率的に取り込むのに適した低温の成長においても、炭素不純物の少ない、3族元素として少なくともGaとIn、5族元素として少なくともNを含有する高品質の3-5族化合物半導体のエピタキシャル気相成長方法を提供することにある。

【構成】3族元素として少なくともGaとIn、5族元素として少なくともNを含有する3-5族化合物半導体のエピタキシャル気相成長方法において、Gaの原料として少なくともトリエチルガリウムを用い、Inの原料として少なくともトリアルキルインジウムを用い、Nの原料として少なくともヒドラジンを用いることを特徴とする3-5族化合物半導体のエピタキシャル気相成長方法。

1

【特許請求の範囲】

【請求項1】3族元素として少なくともGaとIn、5 族元素として少なくともNを含有する3-5族化合物半 導体のエピタキシャル気相成長方法において、Gaの原 料として少なくともトリエチルガリウムを用い、Inの 原料として少なくともトリアルキルインジウムを用い、 Nの原料として少なくともヒドラジンを用いることを特 徴とする3-5族化合物半導体のエピタキシャル気相成 長方法。

【請求項2】3-5族化合物半導体が、In.Ga:--N(式中、0 < x < 1)、In, Ga, Ali-r-, N (式中、0 < x < 1、0 < y < 1、0 < x + y < 1)、 In, Gain, N, Pin, (式中、0 < x < 1、0 < y <1)もしくはIn. Gaix N, Asiy (式中、0 < x < 1 、 0 < y < 1) で表される3-5族化合物半導 体であることを特徴とする請求項1記載の3-5族化合 物半導体のエピタキシャル気相成長方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は3-5族化合物半導体の 20 気相成長方法に関する。

[0002]

【従来の技術】従来、InでGaの一部を置換した窒化 ガリウム系化合物半導体を成長する方法において、有機 金属気相成長法(以下MOVPE法と記すことがあ る。)がよく用いられている。この場合、窒素(N)原 料としては、アンモニア(NH。)、Ga原料としては トリメチルガリウム〔Ga(CH』)』、以下TMGと 記すことがある。〕が主に用いられて来た。しかし、Ⅰ nを含む窒化ガリウム系化合物半導体では Inの結晶か 30 らの蒸発温度が比較的低いため、一般的に800℃以下 での結晶成長が行なわれていた。このような低い温度で はアンモニアの熱分解率が十分でないため、大量のアン モニアが必要となり、工業的な生産性の面でも問題であ った。

【0003】ヒドラジンを用いた場合には、5族元素の 原料/3族元素の原料の比を小さくすること、すなわ ち、窒素原料の供給量を少なくすることは可能である が、不純物の取り込みの点ではまだ問題があった。つま り、TMGを原料とした場合、炭素が結晶に高濃度に取 40 り込まれ、結晶の純度や品質を著しく損なっていた。

[0004]

【発明が解決しようとする課題】本発明の目的は、In を効率的に取り込むのに適した低温の成長においても、 炭素不純物の少ない、3族元素として少なくともGaと In、5族元素として少なくともNを含有する高品質の 3-5族化合物半導体のエピタキシャル気相成長方法を 提供することにある。

[0005]

の結果、N原料としてヒドラジンを、Ga原料としてト リエチルガリウム〔Ga(C: H:):、以下TEGと 記すことがある。〕を用いることにより、「nを効率的 に取り込むのに適した低温の成長においても炭素からの 汚染が少ない、高品質の結晶を得ることができることを 見いだし、本発明に至った。すなわち、本発明は、次に 記す発明である。

(1) 3族元素として少なくともGaとIn、5族元素 として少なくともNを含有する3-5族化合物半導体の 10 エピタキシャル気相成長方法において、Gaの原料とし て少なくともトリエチルガリウムを用い、Inの原料と して少なくともトリアルキルインジウムを用い、Nの原 料として少なくともヒドラジンを用いることを特徴とす る3-5族化合物半導体のエピタキシャル気相成長方

(2)3-5族化合物半導体が、In、Gai→ N(式 中、0 < x < 1)、In. Ga, Aliz, N(式中、 0 < x < 1, 0 < y < 1, 0 < x + y < 1), In, G a_{1-x} N, P_{1-y} (式中、0 < x < 1、0 < y < 1) も しくは In. Gain Ny Asin (式中、0 < x < 1、0<y<1)で表される3-5族化合物半導体であ ることを特徴とする(1)記載の3-5族化合物半導体 のエピタキシャル気相成長方法。

【0006】次に、本発明を詳細に説明する。本発明の 3-5族化合物半導体のエピタキシャル気相成長方法と は、メンデレーエフの元素周期率表における3族元素と して少なくともGaとIn、5族元素として少なくとも 窒素(N)を含有する、3-5族化合物半導体のエピタ キシャル気相成長方法に関する。さらに、本発明におい ては、Gaの原料として少なくともトリエチルガリウム を用い、Inの原料として少なくともトリアルキルイン ジウムを用い、Nの原料として少なくともヒドラジンを 用いるエピタキシャル気相成長方法に関する。トリアル キルインジウムとしては、トリエチルインジウム(以下 TEIと記すことがある。)、トリメチルインジウム (以下TMIと記すことがある。) が挙げられるが、ト リメチルインジウムが好ましい。

【0007】また、本発明の目的を損なわない範囲でG a、InまたはNの原料として他の公知の化合物を少量 併用してもよい。例えば、アンモニア、トリメチルガリ ウムなどが挙げられる。

【0008】また、本発明における3-5族化合物半導 体において、3族元素として、GaとIn以外にはB、 Alが挙げられ、5族元素として、N以外にP、As、 Sbが挙げられる。これらの原料としては、次のものが 挙げられる。本発明に使用する3族元素の原料として は、通常、トリメチルホウ素〔(CH:)。B)、トリ エチルホウ素 ((C₂ H₅)₃ B) 等の一般式R₁ R₂ R₃ B (R₁ 、R₂ 、R₃ は水素またはアルキル基であ 【課題を解決するための手段】本発明者らは、鋭意検討 50 り、R:、R:、R:の少なくとも1つはアルキル基で

ある。)で表されるアルキルホウ素;トリメチルアルミ ニウム〔A1(CH;);、以下TMAと記すことがあ る。〕、トリエチルアルミニウム〔Al(C 2 Hs) 3 、以下TEAと記すことがある。]、トリイ ソプチルアルミニウム [Al(i-C, H。)。] 等の トリアルキルアルミニウム、トリメチルアミンアラン [AlH₁N(CH₁)₃]等が挙げられる。 これら の原料については、市販されている高純度品を使用する ことができる。これらは単独でまたは混合して用いられ る。

【0009】次に、5族元素の原料としては、前記のヒ ドラジン以外に、フォスフィン (PH:); ターシャリ プチルフォスフィン〔(CH3)3 CPH2〕、トリメ チルフォスフィン〔(CH1)1P〕、トリエチルフォ スフィン〔(C₁ H₅)₃ P〕等の一般式R₁ R₁ R₂ $P(R_1, R_2, R_3)$ は水素またはアルキル基であり、 R₁、R₂、R₃の少なくとも1つはアルキル基であ る。) で表されるアルキルフォスフィン; アルシン(A s H₃);ターシャリブチルアルシン〔(C H₂)。C AsH₂]、エチルアルシン(C₂ H₅ AsH₂)、ジ エチルアルシン〔(C2 Hs)2 AsH〕、トリメチル アルシン〔(CH₁), As〕等の一般式R₁R₂R₃ As (R₁、R₂、R₃は水素またはアルキル基であ り、R₁ 、R₂ 、R₁ の少なくとも1つはアルキル基で ある。)で表されるアルキルアルシン:トリメチルアン チモン [(CH₃) 3 Sb] 、トリエチルアンチモン 〔(C₂H₅)₃ Sb〕等の一般式R₁ R₂ R₃ Sb (R₁、R₂、R₃は水素またはアルキル基であり、R ı、Rı、Rıの少なくとも1つはアルキル基であ る。)で表されるアルキルアンチモン等が挙げられる。 これらについても高純度の市販品を使用することが好ま 、 しい。これらをヒドラジンに混合してNの他に5族元素 を含む化合物半導体を得ることができる。これらは単独 でまたは混合して用いられる。

【0010】本発明の3-5族化合物半導体のエピタキ シャル気相成長方法により、一般式 I n. Gaட N (式中、0 < x < 1) 、In. Ga, Ali---, N(式 中、0 < x < 1、0 < y < 1、0 < x + y < 1)、In . Gai-、 N, Pi-, (式中、0 < x < 1、0 < y < 1) もしくは In. Gai-x Ny Asi-y (式中、0 < 40 x < 1、0 < y < 1)で表される3 - 5族化合物半導体 を製造することができる。前記3-5族化合物半導体 は、3族元素の組成によって制御できる半導体バンドキ ヤップを有しているので、可視光領域から紫外線領域の 発光を生じる発光素子に用いることができる。さらに、 該3-5族化合物半導体は直接遷移型のバンド構造を有 するので、該3-5族化合物半導体を用いて高い発光効 率の発光素子が得られる。

【0011】特に、Inの組成が10~80モル%

びそれより長波長の可視領域にすることができるので、 発光素子用途に好ましい。具体的には、発光波長を紫 色、青色、緑色、黄色、橙色にすることができる。特 に、青色、緑色の発光素子用として重要である。

【0012】図1は本発明を実施するためのMOVPE 法による3-5族化合物半導体のエピタキシャル気相成 長装置の概略図である。以下、図1にそって本発明を具 体的に説明する。キャリアガスは、水素、窒素又はこれ らの混合ガスなどが用いられる。マスフローコントロー 10 ラー1により流量制御されたキャリアガスは恒温槽2に よって温度調整されたバブラー3に送り込まれ、同バブ ラーにいれられたTEG中にバブルされ、蒸発したTE G蒸気と共に反応器10に導入される。この時のTEG の導入量は液温によって定まる蒸気圧とバブルされるキ ャリアガス流量によって制御される。また、トリアルキ ルインジウム、ヒドラジンもTEGと同様にしてバブリ ングにより反応器10に導入される。反応器内には外部 コイル11により髙周波誘導加熱が可能なグラファイト 支持台(サセプター) 12が設置されており、前記原料 及びキャリアガスの混合ガスはその上に設置された基板 13付近で熱分解され該基板上に3-5族化合物半導体 のエピタキシャル結晶が成長する。反応後のガスは排気 孔14から排出される。

【0013】以上は窒化インジウムガリウムの成長例で あったが、ヒドラジンと共にフォスフィンまたはアルシ ン等を供給することによりPまたはAsを含む3-5族 化合物半導体のエピタキシャル結晶等を得ることができ る。

[0014]

【実施例】次に本発明を実施例によってさらに詳しく説 明するが、本発明はこれらにより限定されるものではな 110

実施例1

本実施例では、サファイア基板上に常圧MOVPE法で InGaNを成長させた。図1はその装置の概略を示し たものである。TEG、TMI及びヒドラジンは、それ ぞれ恒温槽中のTEGバブラー3、TMIバブラー6お よびヒドラジンバブラー9内に保持し、水素をキャリア ガスとしてバブリングすることで反応器10に導入す る。次に成長方法について説明する。有機洗浄を行なっ たc面を主面とするサファイア基板13をカーボンサセ プタ12上にのせた。キャリアガスである水素の供給量 は4リットル/分であった。次にこのサセプタを高周波 加熱により800℃まで加熱した。サセプタ温度が80 O℃で一定になった時点で、TMI、TEG及びヒドラ ジンの供給を開始した。原料の供給量はTMIを9×1 0[™] モル/分、TEGを9×10[™] モル/分、ヒドラジ ンを9×10⁴ モル/分とし、30分保持した。得られ た成長膜を顕微鏡で観察すると、細かな結晶の集まった (0.1 < x < 0.8) の場合には、発光波長を紫色及 50 多結晶状態であることが分かった。分析の結果、該成長

5

膜の平均厚さは約0. 4μ m であり、該成長膜は I n G a $_{0.9}$ N であることがわかった。

【0015】比較例1

TMGをTEGの代わりに用いたことを除いては実施例 1と同様の方法で、InGaNを成長した。実施例1で 得られた膜と比較例1で得られた膜を2次イオン質量分 析器(以下SIMSと記す)で膜中に取り込まれた不純 物の炭素の量を測定した結果を表1に示す。イオン源と* * して酸素を用いた。炭素に対応するSIMS測定強度を C強度(単位はカウント/秒。)この結果から、本発明 の3-5族化合物半導体の成長方法によれば、不純物と して取り込まれる炭素の量が少ない、高品質の結晶が得 られることがわかる。

【0016】 【表1】

	実施例1	比較例1
C強度	1. 2×104	1. 0×10 ⁶

(注)単位:SIMSで測定したカウント/秒【0017】

【発明の効果】本発明によれば、炭素不純物の少ない高品質のInとGaとNとを含む3-5族化合物半導体を得ることができ、発光素子の発光効率の向上等に与える効果は大きく、工業的価値が大きい。特に、Inの組成が10~80モル%(0.1<x<0.8)の場合には、発光波長を紫色及びそれより長波長の可視領域にすることができるので、発光素子用途に好ましい。具体的には、発光波長を紫色、青色、緑色の発光素子用として重要である。

【図面の簡単な説明】

【図1】本発明の3-5族化合物半導体の成長方法において用いる装置の1例の概略図。 ※

※【符号の説明】

- 1. マスフローコントローラー
- 2. 恒温槽
- 3. TEGバブラー
- 4. マスフローコントローラー
- 5. 恒温槽
- 20 6. TMIバブラー
 - 7. マスフローコントローラー
 - 8. 恒温槽
 - 9. ヒドラジンバブラー
 - 10. 反応器
 - 11. 高周波加熱用外部コイル
 - 12. サセプター
 - 13. 基板
 - 14. 排気孔

[図1]

